**Model procesora**:

- jeden rejestr uniwersalny, oznaczony jako B

- akumulator, oznaczony jako A

- rejestr IP będący wskaźnikiem numerycznym instrukcji

- wszystkie rejestry są 16-bitowe

**Typy danych, wskazujące ilość zajmowanej pamięci:**

DB – 1 bajt

DW – 2 bajty

DD – 4 bajty

**Oznaczenia**:

s – źródło danej

d – miejsce przeznaczenia danej

M – komórka pamięci

i – dostępny adres pamięci z zakresu od 01 do 08, inkrementowany z każdym zapisem

!i –niedostępny adres pamięci, inkrementowany z każdym zapisem

T – typ danej

F – mnożenie boolowskie flag, np. LE jest równe 1, jeśli L jest równe 1 i E jest równe 1

G – flaga większości

L – flaga mniejszości

E – flaga równości

NE – flaga nierówności

LB – etykieta

**Rozkazy**:

1. *Przesyłania danych 16-bitowych*:
2. MOV d, s (d = s)
3. *Przypisywania zmiennych*:
4. d T s (M(i) = d; d = s)
5. *Operacji arytmetycznych*:
6. ADD d, s (d = d + s)
7. SUB d, s (d = d – s)
8. MUL s (A = A \* s)
9. DIV s (A = A / s)
10. CMP d, s (G = d > s; L = d < s; E = d == s; NE = d!=s)
11. *Skoków*:
12. JMP LB (IP = IP(LB))
13. JF LB (jeśli F == 1, to IP = IP(LB))
14. CALL LB (M(!i) = IP; IP = IP(LB))
15. RET (IP = M(!i))
16. *Operacji na stosie*:
17. PUSH A (M(!i) = A)
18. POP A (A = M(!i))